

PR #7248 完整报告

verl-project/verl

[doc] fix: remove invalid Ascend model support entries

合并时间: 2026-08-04 15:07

原文链接: <http://prhub.com.cn/verl-project/verl/pull/7248>

执行摘要

该 PR 清理了 Ascend 模型支持表，删除 4 个已过时的 fully_async 与 MindSpeed-MM 条目并重新编号，属于纯文档维护，无代码风险。

功能与动机

NPU 支持表此前包含已失效的 fully_async 和 MindSpeed-MM 条目，可能误导用户。PR body 明确要求移除并重新编号，以保持文档与实际代码同步。

实现拆解

1. 定位 docs/ascend_tutorial/model_support/model_and_algorithm_support.md 中的支持表。
2. 删除 4 个过时条目：
 - Qwen3-235B-A22B (GRPO fully_async)
 - Qwen3-VL-30B-A3B-Instruct (GRPO fully_async)
 - Qwen3.5-27B (FSDP MindSpeed-MM)
 - Qwen3.5-35B-A3B (FSDP2 MindSpeed-MM)
3. 剩余行的行号从 30 开始重新编号，确保表格连续。无测试、配置或部署改动。

本 PR 为纯文档变更，无关键源码可展示。

评论区精华

无 review 评论，仅获得维护者 wucong25 的批准，说明变更直接无争议。

风险与影响

- 误删仍有效条目可能影响用户查找示例。
- 外部链接若引用行号，重新编号可能造成断链。
- 整体影响面极小，仅涉及 Ascend 文档读者。

关联脉络

该 PR 与近期 NPU 文档维护（如 PR#7238 更新 vLLM 版本）属于同一维护脉络，持续提升 Ascend 文档的准确性。