

PR #6363 完整报告

verl-project/verl

[hardware] add DT flops

合并时间: 2026-05-16 10:04

原文链接: <http://prhub.com.cn/verl-project/verl/pull/6363>

执行摘要

- 一句话: 新增 Ascend950DT 的 FLOPS 配置
- 推荐动作: 简单配置变更, 无需精读。建议后续确认硬件名称字符串是否与 `get_torch_device` 或实际设备信息对齐。

功能与动机

PR body 中提到“更新 DT 的硬件参数, 用于计算 mfu”, 目的是为 Ascend950DT 硬件提供正确的理论 FLOPS 值, 以便在性能分析中准确计算模型浮点利用率。

实现拆解

在文件 `verl/utils/flops_counter.py` 的 `_DEVICE_FLOPS` 字典中, 在 `"910B": 354e12` 之后添加一行 `"Ascend950DT": 432e12`。该字典被 `get_device_flops` 函数引用, 用于查询硬件理论算力。变更仅涉及数据配置, 无代码逻辑改动。

关键文件:

- `verl/utils/flops_counter.py` (模块 性能工具; 类别 source; 类型 core-logic) : FLOPS 计数器核心文件, 新增 Ascend950DT 的算力配置。

关键符号: 未识别

评论区精华

无有意义的讨论或争议。bot 评论无反馈, 审核者直接批准。

- 暂无高价值评论线程

风险与影响

- 风险: 风险极低。仅新增一个硬件条目, 不影响已有键值。但需确保 Ascend950DT 与系统中实际的设备名称字符串完全一致, 否则查询会 fallback 到 `float('inf')`。
- 影响: 直接影响 Ascend950DT 用户在 MFU 计算中的准确性。对其他硬件用户无影响。变更范围极小, 仅一行配置。
- 风险标记: 字符串对齐风险

关联脉络

- PR #6339 [doc] chore: add npu advanced features: 同为 NPU 相关的基础设施变更，该 PR 添加了 Ascend NPU 高级特性文档，本 PR 则为 NPU 硬件提供算力配置。